

UNIVERSIDAD AUTÓNOMA METROPOLITANA
"AZCAPOTZALCO"
PRACTICAS DEL LABORATORIO DE
SISTEMAS DIGITALES CON MICROPROCESADORES
M. en C. Ma. ANTONIETA GARCIA GALVÁN

UNIDAD III

Nombre _____

1. Defina el término interrupción
2. ¿Qué es un vector de interrupción?
3. ¿Dónde están ubicados los vectores de interrupción en la memoria del microprocesador?
4. ¿Cuántos vectores de interrupción tiene el 8086?
5. Explique cómo ocurre una interrupción tipo 1
6. ¿Cómo se activa y desactiva la bandera T?
7. Para las siguientes estructuras en lenguaje C encuentre un código equivalente en lenguaje ensamblador del 8086.
 If(n>0) {
 For(i=0; i<n; i++)
 }
8. Explique qué tipos de datos se pueden tener en el 8086.
9. ¿Cómo se puede instalar un nuevo vector de interrupción en la tabla de vectores de interrupción?
10. ¿Cómo se activa y desactiva la bandera I?
11. Usando el siguiente formato:

000000
DW

MOD	REG	R/ M
-----	-----	---------

Desplazamiento Bajo

Desplazamiento Alto

ADD registro a registro o memoria y almacena resultado en registro o memoria

UNIVERSIDAD AUTÓNOMA METROPOLITANA
 “AZCAPOTZALCO”
 PRACTICAS DEL LABORATORIO DE
 SISTEMAS DIGITALES CON MICROPROCESADORES
M. en C. Ma. ANTONIETA GARCIA GALVÁN

Encuentre el código en lenguaje máquina para las siguientes instrucciones:

- a) ADD DX,BX
 b) ADD [BX+0B2H],CX

R/M\MO D	00	01	10
	11		
000	[BX+SI] AL AX	[BX+SI+D8]	[BX+SI+D16]
001	[BX+DI] CL CX	[BX+DI+D8]	[BX+DI+D16]
010	[BP+SI] DL DX	[BP+SI+D8]	[BP+SI+D16]
011	[BP+DI] BL BX	[BP+DI+D8]	[BP+DI+D16]
100	[SI] AH SP	[SI+D8]	[SI+D16]
101	[DI] CH BP	[DI+D8]	[DI+D16]
110	Num16 bits DH SI	[BP+D8]	[BP+D16]
111	[BX] BH DI	[BX+D8]	[BX+D16]