## UNIVERSIDAD AUTÓNOMA METROPOLITANA "AZCAPOTZALCO" PRACTICAS DEL LABORATORIO DE

## SISTEMAS DIGITALES CON MICROPROCESADORES M. en C. Ma. ANTONIETA GARCIA GALVÁN

## <u>UNIDAD</u> <u>V</u>

Nombre

1. Explique cómo se proporciona una dirección en una RAM dinámica
2. Cuál es la función de las entradas CAS' y RAS'
3. Explique en qué consiste el refresco en las DRAM
4. Qué hardware se requiere para generar el refresco
5. Qué diferencia existe entre un refresco y una lectura de una DRAM
6. Qué es un controlador de RAM dinámica y explique cómo funciona.
7. Qué diferencia existe entre una DRAM y una SRAM
8. Si una DRAM de 16K x1 requiere 2 ms para refresco y tiene 128 renglones que se deben refrescar, cual es el tiempo máximo para refrescar el siguiente renglón.
9. Como se proporciona la frecuencia de refresco en el controlador de DRAM TMS 4500
10. Qué hardware debería agregarse para realizar la interfaz de una DRAM con el 8086 si no existieran los controladores de DRAM

1 SAI