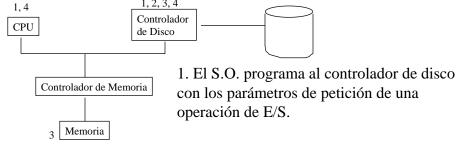
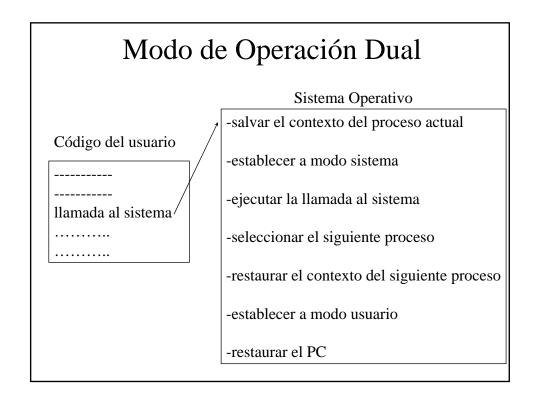


## Entrada/Salida



- 2. El controlador de disco inicia la E/S (sin la intervención del CPU). El bloque leído es almacenado en el buffer del controlador.
- 3. El controlador de disco transfiere bloques a la memoria vía DMA sin la intervención del CPU.
- 4, El controlador de disco interrumpe al CPU para indicarle la finalización de la operación.



## Ejemplo de protección de memoria

Registro base: 2000
Registro Límite: 3500

## CPU

- •Proceso 2 esta corriendo
- •Cuando el S.O. agenda un nuevo proceso, recarga los registros base y límite con los valores apropiados.

	PID	Reg. Base	Reg. Límite
	1	1000	1999
	2	2000	3500
	3	4000	6000
1000	Proceso 1		
1999			
2000	Proceso 2		
3500			
4000			
	Proceso 3		
6000			

Memoria